PB.ASM

LADER-BOOT-ROUTINE FUER PROF-180X ;\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

;\*\*\* \*\*\*

;\*\*\* LADER-BOOT-ROUTINE FUER PROF-180X \*\*\*

;\*\*\* \*\*\*

;\*\*\* ASSEMBLIERUNG ERFOLGT MIT MAC \*\*\*

;\*\*\* \*\*\*

;\*\*\* LAEDT CPMLDR VON ALLEN MIT UPD 765 FORMATIERTEN DISKS. \*\*\*

;\*\*\* CPMLDR MUSS AB DEM ZWEITEN SEKTOR DER SPUR 0 FORTLAUFEND, \*\*\*

;\*\*\* AUF DER PLATTE STEHEN. \*\*\*

;\*\*\* \*\*\*

;\*\*\* DER LADER STELLT FOLGENDE ANFORDERUNGEN AN DAS FORMAT: \*\*\*

;\*\*\* \*\*\*

;\*\*\* 1) DURCHGEHENDE NUMMERIERUNG DER SEKTOREN \*\*\*

;\*\*\* 2) FORMAT UND SEKTOR NUMERIERUNG AUF VORDERSEITEN- UND \*\*\*

;\*\*\* ZUGEHOERIGER RUECKSEITENSPUR MUSS GLEICH SEIN \*\*\*

;\*\*\* (NUR WENN BYTE IN SYSTEMSIDES = 01H) \*\*\*

;\*\*\* 3) HEAD-BIT IN ID AUF VORDERSEITE = 0, AUF RUECKSEITE = 1 \*\*\*

;\*\*\* \*\*\*

;\*\*\* \*\*\*

;\*\*\* LETZTE AENDERUNG AM: 21.01.1986 (JOACHIM) \*\*\*

;\*\*\* \*\*\*

;\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

;

MACLIB HD64180

;

MACLIB PDEF

;

MACLIB PSYS

;

MACLIB PVEC

;

4900 = CPMLDR EQU 4900H ;STARTADRESSE DES CPMLDR

;

;

;

FD80 ORG 0FD80H ;MONITOR LAEDT BOOTSTRAPLOADER HIERHER

;

JR BOOT$START ;

FD80+181E DB 18H,BOOT$START-$-1

;

FD82 00 SSIDES DB 0 ;IST DIESE BYTE GLEICH 1, DANN

;WERDEN NUR DIE SPUREN AUF DER VORDER-

;SEITE GELESEN. IST DIESES BYTE GLEICH

;0, DANN WERDEN DIE SPUREN

;ABECHSELND VON VORDER- UND RUECKSEITE

;GELESEN. EINE ERNEUTE FORMATANPASSUNG

;ERFOLGT ERST BEIM WECHSEL AUF DEN

;NAECHSTEN ZYLINDER.

;

FD83 02 STRACKS DB 2 ;IN DIESEM BYTE STEHT DIE ANZAHL DER

;SPUREN, DIE GELESEN WERDEN SOLLEN.

;VORDER- UND RUECKSEITE GELTEN ALS

;GETRENNTE SPUREN.

;

;ACHTUNG: BEIM SCHREIBEN DER SYSTEM-

;SPUREN MIT PSYSGEN WERDEN DIE BYTES

;SSIDE UND STRACK AUTOMATISCH GEPATCHT.

;

FD84 0049 NEXTDMA DW CPMLDR ;STARTADRESSE DES CPMLDR

;IST GLEICH ERSTE DMA ADRESSE.

;

FD86 50524F462DSIGN DB 'PROF-180X ' ;KENNUNG DES BOOTSTRAP LOADERS

FD90 2843292043 DB '(C) CONITEC 1985' ;

;

;

BOOT$START: ;BEGIN DES PROGRAMCODES

;

FDA0 3A41FF LDA TEST$LSEK ;LADE NUMMER DES ERSTEN SEKTORS

FDA3 3C INR A ;EINEN SEKTOR SPAETER BEGINT CPMLDR

FDA4 321CFF BOOT0: STA SECTOR ;

FDA7 3A1DFF LDA SECSZ ;LADE SEKTOR GROESSE UM

FDAA 214000 LXI H,64 ;DMA ADRESSE DER NAECHSTEN SPUR

FDAD 3C INR A ;ZU BERRECHNEN.

FDAE 47 MOV B,A ;

FDAF 29 BOOT1: DAD H ;BERRECHNE ZUERST SEKTORGROESSE

DJNZ BOOT1 ;IN BYTES.

FDB0+10FD DB 10H,BOOT1-$-1

FDB2 EB XCHG ;ERGEBNIS NACH DE.

FDB3 2A84FD LHLD NEXTDMA ;SETZE ZUERST DMAADRESSE DIESER SPUR.

FDB6 2244FF SHLD DMAADR ;

FDB9 3A1CFF LDA SECTOR ;BERRECHNE JETZT DIE DAMAADRESSE DER

FDBC 47 MOV B,A ;NAECHSTEN SPUR

FDBD 3A1EFF LDA EOT ;

FDC0 90 SUB B ;

FDC1 3C INR A ;

FDC2 47 MOV B,A ;

FDC3 3246FF STA SECTCNT ;SETZE SEKTOR ZAEHLER

FDC6 19 BOOT2: DAD D ;

DJNZ BOOT2 ;

FDC7+10FD DB 10H,BOOT2-$-1

FDC9 2284FD SHLD NEXTDMA ;OK, NAECHSTE DMA ADRESSE ABSPEICHERN.

FDCC CD1500 CALL MREAD ;JETZT KANN SPUR GELESEN WERDEN.

FDCF C20C00 JNZ MBOOTERR ;WENN FEHLER, ZUM MONITOR.

FDD2 2183FD LXI H,STRACKS ;SIND ALLE SPUREN GELESEN ?

FDD5 35 DCR M ;

FDD6 CA0049 JZ CPMLDR ;DANN SPRINGE ZUM CPMLDR, SONST NEUE

;SPUR LADEN.

FDD9 21F7FD LXI H,ZAEHLER ;ZAEHLER EINS ERHOEHEN, FALLS VON

FDDC 34 INR M ;BEIDEN SEITEN GELESEN WIRD.

FDDD 3A82FD LDA SSIDES ;SIND DIE SYSTEMSPUREN AUF BEIDEN

FDE0 A6 ANA M ;SEITEN UND IST DIE NAECHSTE SPUR

FDE1 E601 ANI 00000001B ;EINE UNGERADE SPUR?

FDE3 321BFF STA HEAD ;WENN JA, DANN LESE GLEICHE SPUR AUF

JRNZ BOOT3 ;DER RUECKSEITE.

FDE6+200A DB 20H,BOOT3-$-1

FDE8 2142FF LXI H,TEST$TRACK ;ANSONSTEN SCHALTE AUF NAECHSTEN

FDEB 34 INR M ;ZYLINDER UND

FDEC CD1B00 CALL MTEST ;TESTE HIER DAS FORMAT.

FDEF CD0F00 CALL MSETCMDT ;SETZE CMDTAB NACH NEUEM FORMAT.

FDF2 3A41FF BOOT3: LDA TEST$LSEK ;LESE AB ERSTEM SEKTOR AUF NEUER SPUR

JR BOOT0 ;

FDF5+18AD DB 18H,BOOT0-$-1

;

FDF7 00 ZAEHLER DB 000H ;MIT NULL VORDEFINIERT

;

FDF8 END ;